

ЭТИКЕТКА

Микросхема 5800079

Полупроводниковая интегральная микросхема 5800079 на n-канальных МОП транзисторах в металлокерамическом корпусе, предназначенная для работы в электронных устройствах в качестве программируемого контроллера с выносом 40 выводов.

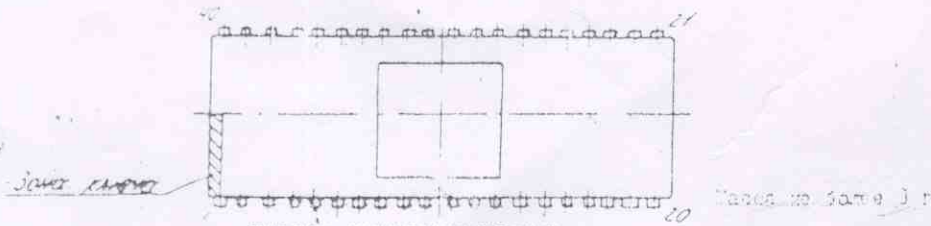


ТАБЛИЦА НАЗНАЧЕНИЯ ВЫВОДОВ

Номер вывода	Наименование	Обозначение	Тип вывода
1,2	Линия возврата	RET2, RET3	Выход
3	Тактовый импульс	C	
4	Прерывание	INT	Выход
5-8	Линия возврата	RET1-RET7	Выход
9	Установка	SR	
10	Чтение	RD	
11	Запись	WR	Выход выводов с тремя состояниями
12-19	Канал данных	D0-D7	
20	Общий вывод	OV	
21	Команда/данные	INS/D	
22	Выбор микросхемы	CS	
23	Гашение отображения	SD	
24-27	Канал дисплея А	DS PA3-DS PA0	
28-31	Канал дисплея В	DS PB3-DS PB0	
32-35	Смещение сканера	S0-S3	
36	Слеп	SW	
37	Управление строб	STRB	
38,39	Линия возврата	RET0, RET1	
40	Вывод питания от источника напряжения	Vcc	

Основные электрические параметры в диапазоне температур от минус 55 до плюс 125.

Наименование параметра, единица измерения	Значение	
	на входе	на выходе
Выходное напряжение высокого уровня на выходе "Прерывание", В	3,5	-
Выходное напряжение высокого уровня для остальных выводов, В	3,7	-
Выходное напряжение низкого уровня, В	-	0,4
Ток потребления, мА	-	10
Ток утечки по линиям выводов, светодиода и управления, мкА	-	1-100
Ток утечки на входах, мкА	-	10
Выходной ток в состоянии "выключено", мА	-	10

Содержание диалоговых метаданных в пакете на ИСЭИ от микросхем.

г. Сергиево

Плотность - 0,1 мм² г/мм на 40 выводах, длиной 3,5 мм.

СВЕДЕНИЯ О ПРИЕМКЕ

Содержит техническим условиям ОК0.347.281-10 ТУ.

4 от 0704
дата

7008

Зак. № 2900 Дата 16

ПЕРЕПРОВЕРЕНО

дата

